Laboratorio de Diseño de Procesadores Practica No. 10 TASM y TLINK

Objetivo. Que el alumno aprenda a generar un programa formal en ensamblador de los procesadores INTEL y generar los programas ejecutables a través del proceso de ensamblado y ligado.

Actividades.

1.- Escribir los programas de la practica 10 y utilizando los programas ensamblador y ligador, generar el código ejecutable *.EXE