

---

**Laboratorio de Diseño de Procesadores**  
**Practica No. 2**  
**Tarjeta de evaluación HC11F1 y WINBUG11**

---

**Objetivo.** Conocer la estructura y características de la tarjeta que se dispone en el laboratorio, así como del software de comunicación con ella (PCBUG11/WINBUG11)

**Desarrollo.** Realizar los siguientes apartados:

1.- Consultar las notas anexas con la descripción del programa PCBUG11/WINBUG11.

2.- Aplicando los comandos adecuados del PCBUG11/WINBUG11, ejecutar lo solicitado:

- a) Modificar el contenido actual de los acumuladores A, B, los registros de índice X, Y y el SP; los valores anteriores son a elección del alumno;
- b) Modificar el contenido de las localidades de memoria \$100, \$110, \$120 y \$130;
- c) Cargar el bloque de memoria \$100 a \$130, con el dato hexadecimal \$BC;
- d) Copiar el bloque afectado en el apartado anterior en la dirección \$150;
- e) Mostrar el contenido actual de los siguientes bloques de memoria: \$100 a \$130 y \$150 a \$180.

3.- De acuerdo a los códigos de programa obtenidos en la práctica No. 1, realizar las modificaciones necesarias en cada uno de ellos, para que funcionen cargando y ejecutando en la tarjeta de evaluación.

Nota. El software empleado para el desarrollo de esta práctica es el PCBUG11/WINBUG11.